

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2003-288051

(43)Date of publication of application : 10.10.2003

(51)Int.Cl.

G09G 3/30
G09G 3/20
H05B 33/14

(21)Application number : 2002-087952

(71)Applicant : ROHM CO LTD

(22)Date of filing : 27.03.2002

(72)Inventor : MAEDE ATSUSHI

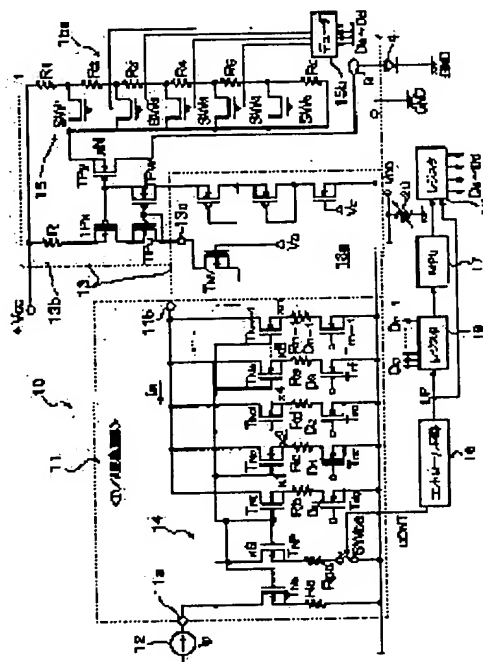
FUJISAWA MASANORI

(54) ORGANIC EL DRIVING CIRCUIT AND ORGANIC EL DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an organic EL driving circuit and an organic EL display device in which an increase in the occupancy area of a current driving circuit is made small and a γ correction amount for the display luminance of an organic EL panel is determined by using a simple circuit.

SOLUTION: Load resistors are respectively inserted into an input side transistor and an output side transistor of a current mirror circuit provided in the current driving circuit and a γ characteristic is provided for an output current value with respect to an input current value by making these resistor values different. Moreover, the resistive value of the load resistor of the input side transistor or that of the output side transistor can be selected, to find the γ correction value. Since the circuit which is used to find the γ correction value is the load resistor of the current mirror circuit, the γ correction circuit is simplified.



LEGAL STATUS

[Date of request for examination]

04.06.2004

[Date of sending the examiner's decision of

rejection]

[Kind of final disposal of application other than
the examiner's decision of rejection or
application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's
decision of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2003-288051

(P2003-288051A)

(43) 公開日 平成15年10月10日 (2003. 10. 10)

(51) Int.Cl. ⁷	識別記号	F I	テマコード (参考)
G 0 9 G 3/30		G 0 9 G 3/30	K 3 K 0 0 7
3/20	6 2 3	3/20	6 2 3 B 5 C 0 8 0
	6 4 1		6 2 3 F
			6 4 1 D
			6 4 1 Q

審査請求 未請求 請求項の数 8 O L (全 8 頁) 最終頁に続く

(21) 出願番号 特願2002-87952 (P2002-87952)

(22) 出願日 平成14年3月27日 (2002. 3. 27)

(71) 出願人 000116024

ローム株式会社

京都府京都市右京区西院溝崎町21番地

(72) 発明者 前出 淳

京都市右京区西院溝崎町21番地 ローム株式会社内

(72) 発明者 藤沢 雅憲

京都市右京区西院溝崎町21番地 ローム株式会社内

(74) 代理人 100079555

弁理士 梶山 信是 (外 1 名)

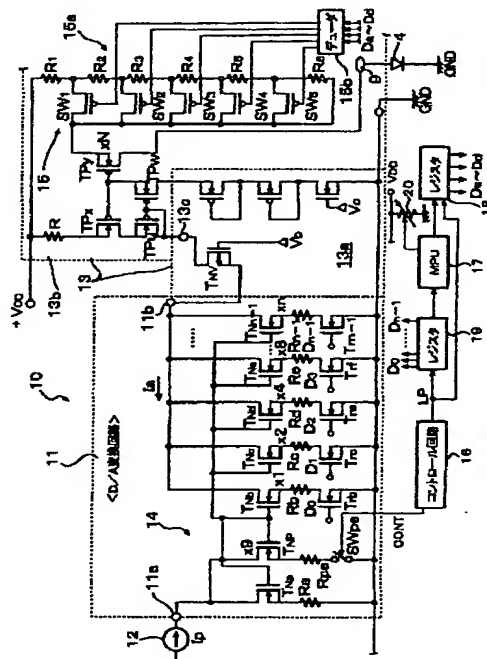
最終頁に続く

(54) 【発明の名称】 有機EL駆動回路および有機EL表示装置

(57) 【要約】

【課題】電流駆動回路の占有面積の増加が少なく、簡単な回路で有機ELパネルの表示輝度について γ 補正量を選択できる有機EL駆動回路および有機EL表示装置を提供することにある。

【解決手段】この発明は、電流駆動回路に設けられているカレントミラー回路の入力側トランジスタと出力側トランジスタとに負荷抵抗をそれぞれ挿入して、これらの抵抗値をアンバランスにすることで出力電流値を入力電流値に対して γ 特性を持たせる。そして、入力側トランジスタと出力側トランジスタとのいずれか一方の負荷抵抗の抵抗値を選択できるようにすることで、 γ 補正値を選択する。この場合、 γ 補正値を選択する回路がカレントミラー回路の負荷抵抗であるので、 γ 補正回路が簡単なものとなる。



【特許請求の範囲】

【請求項1】表示データを受けてこれに対応する表示のためのアナログの電流を発生するD/A変換回路と、カレントミラー回路を有し、前記D/A変換回路からの出力電流で駆動され有機EL表示パネルの端子ピンを電流駆動する電流駆動回路とを備え、前記カレントミラー回路の前記出力側トランジスタと入力側トランジスタとにそれぞれ負荷抵抗を挿入し、これら負荷抵抗のいずれか一方の抵抗値を調整することにより前記有機EL表示パネルの輝度についての γ 補正値を選択することを特徴とする有機EL駆動回路。

【請求項2】前記カレントミラー回路は、前記電流駆動回路の出力段に設けられ、前記カレントミラー回路の出力側トランジスタの出力電流により前記端子が駆動されるものである請求項1記載の有機EL駆動回路。

【請求項3】前記抵抗値を調整する負荷抵抗は、前記出力側トランジスタ側に挿入されたものである請求項2記載の有機EL駆動回路。

【請求項4】前記出力側トランジスタの負荷抵抗は、複数の抵抗が直列に接続され、その各接続点がスイッチ回路を介して出力トランジスタに接続されて前記負荷抵抗の抵抗値が選択される請求項3記載の有機EL駆動回路。

【請求項5】有機EL表示パネルと、表示データを受けてこれに対応する表示のためのアナログの電流を発生するD/A変換回路と、カレントミラー回路を有し、前記D/A変換回路からの出力電流で駆動され有機EL表示パネルの端子ピンを電流駆動する電流駆動回路とを備え、前記カレントミラー回路の前記出力側トランジスタと入力側トランジスタとにそれぞれ負荷抵抗を挿入し、これら負荷抵抗のいずれか一方の抵抗値を調整することにより前記有機EL表示パネルの輝度についての γ 補正値を選択することを特徴とする有機EL表示装置。

【請求項6】前記カレントミラー回路は、前記電流駆動回路の出力段に設けられ、前記カレントミラー回路の出力側トランジスタの出力電流により前記端子が駆動されるものである請求項5記載の有機EL表示装置。

【請求項7】前記抵抗値を調整する負荷抵抗は、前記出力側トランジスタ側に挿入されたものである請求項6記載の有機EL表示装置。

【請求項8】前記出力側トランジスタの負荷抵抗は、複数の抵抗が直列に接続され、その各接続点がスイッチ回路を介して出力トランジスタに接続されて前記負荷抵抗の抵抗値が選択される請求項7記載の有機EL表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、有機EL駆動回路および有機EL表示装置に関し、詳しくは、カレント

ミラー回路を利用したD/A変換回路により入力デジタル値に対応する電流値を生成して有機ELパネルのピン駆動電流を発生するカラムライン（陽極側ドライバライン、以下同じ）の電流駆動回路において、その占有面積の増加が少なく、簡単な回路で有機ELパネルの表示輝度について γ 補正量が選択できる有機EL駆動回路および有機EL表示装置の改良に関する。

【0002】

【従来の技術】有機EL表示装置は、自発光による高輝度表示が可能であることから、小画面での表示に適し、携帯電話機、DVDプレーヤ、PDA（携帯端末装置）等に搭載される次世代表示装置として現在注目されている。この有機EL表示装置には、液晶表示装置のように電圧駆動を行うと、輝度ばらつきが大きくなり、かつ、R（赤）、G（緑）、B（青）に感度差があることから制御が難しくなる問題点がある。そこで、最近では、電流駆動のドライバを用いた有機EL表示装置が提案されている。例えば、特開平10-112391号などでは、電流駆動により輝度ばらつきの問題を解決する技術が記載されている。

【0003】携帯電話機用の有機EL表示装置の有機EL表示パネルでは、カラムラインの数が396個（132×3）の端子ピン（以下ピン）、ローラインが162個のピンを持つものが提案され、カラムライン、ローラインのピンはこれ以上に増加する傾向にある。このような有機EL表示パネルの電流駆動回路の出力段は、アクティブマトリックス型でも単純マトリックス型のものでもピン対応に電流源の駆動回路、例えば、カレントミラー回路による出力回路が設けられている。そのドライブ段は、例えば、特願2001-86967号に示されるようにピン対応に多数の出力側トランジスタを有するパラレル駆動のカレントミラー回路として、手前の入力段となる基準電流発生回路から基準電流を受けてピン対応に多数のミラー電流を発生して、あるいはこのミラー電流として発生した基準電流をk倍（kは2以上の整数）の電流に増幅して前記のカレントミラー回路により出力回路を駆動する。そして、そのk倍電流増幅回路には、ピン対応にD/A変換回路を設けて、このD/A変換回路がカラム側のピン対応に表示データを受けてこの表示データをピン対応にA/D変換して1ライン分の駆動電流を同時に生成する。

【0004】図3は、このような有機EL駆動回路のカラムドライバ1であって、2は、そのD/A変換回路、3は、そのカレントミラー電流出力回路である。D/A変換回路2は、定電流源14aからの電流Iを入力端子2aを介してコレクタに受けるダイオード接続のnpn型の入力側バイポーラトランジスタQaを有し、これにカレントミラー接続された出力側npn型バイポーラトランジスタQb～Qn-1、各出力側トランジスタQb～Qn-1のエミッタとグランドGND間にスイッチ回路として

接続されたNチャネルMOSFETトランジスタ $T_{rb} \sim T_{rn-1}$ が設けられている。そして、トランジスタ $T_{rb} \sim T_{rn-1}$ のゲートがそれぞれ $D_0 \sim D_{n-1}$ のD/A変換の各入力端子に接続されている。

【0005】出力側トランジスタ $Q_b \sim Q_{n-1}$ は、それぞれのコレクタが出力端子2 bに接続され、トランジスタ Q_a のエミッタ面積に対してそれぞれのトランジスタが $\times 1, \times 2, \times 4, \dots \times n$ の倍数のエミッタ面積比を持っている。なお、入力側トランジスタ Q_a のエミッタは、抵抗 R_a とNチャネル型のMOSFETトランジスタ T_{ra} の直列回路を介してグランドGNDに接続され、トランジスタ T_{ra} のゲートは電源ライン+VDDに接続されている。このD/A変換回路2は、CPU、MPU等のプロセッサからそのときどきの表示輝度に応じたデジタル値の表示データを入力端子 $D_0 \sim D_{n-1}$ に受けて出力端子2 bに入力データ（表示データ）に応じたアナログの電流値を発生する。なお、この図では、ドライブ段のそれぞれの1ピン分の駆動回路を簡略化して定電流源14 aとして示してある。また、トランジスタ T_{rr} とトランジスタ Q_r は、カレントミラー接続の共通ベースラインへベース電流を供給するベース電流供給回路であり、トランジスタ Q_r のエミッタは、抵抗 R_r とNチャネル型のMOSFETトランジスタ T_{rra} の直列回路を介してグランドGNDに接続され、トランジスタ T_{rra} のゲートは電源ライン+VDDに接続されている。であり、トランジスタ Q_r のエミッタは、抵抗 R_r とNチャネル型のMOSFETトランジスタ T_{rra} の直列回路を介してグランドGNDに接続され、トランジスタ T_{rra} のゲートは電源ライン+VDDに接続されている。

【0006】カレントミラー電流出力回路3は、ドライブ段カレントミラー回路3 aと出力段カレントミラー回路3 bとからなる。カレントミラー回路3 aは、ピーク電流生成回路であって、ダイオード接続されたpnp型の入力側トランジスタ Q_s と出力側トランジスタ Q_t とからなり、それぞれのエミッタ側がPチャネルMOSFETトランジスタ T_{rs} 、NチャネルMOSFETトランジスタ T_{rt} を介して出力段カレントミラー回路3 bの入力端子3 cに接続されている。入力側トランジスタ Q_s のコレクタは、D/A変換回路2の出力端子2 bに接続され、出力側トランジスタ Q_t のコレクタは、グランドGNDに接続されている。トランジスタ Q_s とトランジスタ Q_t のエミッタ面積比は $1 : x$ である。そこで、カレントミラー回路3 aは、トランジスタ T_{rt} がONしているときには、 $(1+x)$ 倍の駆動電流を生成する。トランジスタ T_{rs} は、トランジスタ T_{rt} に対応して設けられた負荷トランジスタであって、そのゲートはグランドGNDに接続されていて、駆動ラインをバランスさせるために挿入されている。

【0007】トランジスタ T_{rt} は、駆動初期の一定期間だけコントロール信号CONTを受けてONになる。これに

より出力段カレントミラー回路3 bの入力側トランジスタ Q_x がベース電流補正駆動用のpnp型のカレントミラートランジスタ Q_u, Q_w を介して駆動される。その結果、pnp型の入力側トランジスタ Q_x によりトランジスタ T_{rt} がONしたピーク駆動時の一定期間には $(1+x)$ I_aの電流が流れる。その後に通常駆動電流として駆動電流I_aが出力される。それらが出力段カレントミラー回路3 bのpnp型の出力側トランジスタ Q_y でさらにN倍に電流増幅されて、有機ELパネルのピン9に出力される。なお、出力段カレントミラー回路3 bのトランジスタ Q_x とトランジスタ Q_y のエミッタ面積比は $1 : N$ であり、これらトランジスタのエミッタは、電源ライン+VDDではなく、これより高い電圧、例えば、+15 V乃至+20 V程度の電源ライン+V_{cc}に接続され、出力側トランジスタ Q_y のコレクタは、カラム側のピン9に接続されている。

【0008】

【発明が解決しようとする課題】近年、駆動ピン数は高解像度の要請により増加する傾向にある。有機EL表示パネルの各有機EL素子は、ブラウン管と同様に表示データの値に対して輝度が直線的な関係はになく、 R, G, B の材料による素子特性に応じた曲線になる。そこで、有機EL表示装置を使用する周囲の環境が変わると、例えば、昼間と夜とでは画質が変化し、有機EL表示パネルが高解像度になればなるほど、この画質の変化が目立ってくる。そのために γ 補正をすることが必要になる。通常、 γ 補正をする場合には、ドライバ等でソフト的にD/A変換回路に設定する表示データを補正することが考えられるが、家庭電化品や携帯電話のような携帯型の機器では、いちいちドライバを選択してロードするような処理は不向きである。そこで、 γ 補正回路を搭載することで使用環境変化に応じて表示装置の画質を改善することになるが、前記のようなD/A変換回路により表示データに応じた駆動電流を生成する回路では、各画素対応にしなければならないので、その分、 γ 補正回路の増加により電流駆動回路の占有面積が増える問題がある。この発明の目的は、このような従来技術の問題点を解決するものであって、電流駆動回路の占有面積の増加が少なく、簡単な回路で有機ELパネルの表示輝度について γ 補正量が選択できる有機EL駆動回路および有機EL表示装置を提供することにある。

【0009】

【課題を解決するための手段】このような目的を達成するためのこの発明の有機EL駆動回路および有機EL表示装置の特徴は、表示データを受けてこれに対応する表示のためのアナログの電流を発生するD/A変換回路と、カレントミラー回路を有し、D/A変換回路からの出力電流で駆動され有機EL表示パネルの端子ピンを電流駆動する電流駆動回路とを備えていて、カレントミラー回路の出力側トランジスタと入力側トランジスタとに

それぞれ負荷抵抗を挿入し、これら負荷抵抗のいずれか一方の抵抗値を調整することにより有機EL表示パネルの輝度についての γ 補正値を選択するものである。

【0010】

【発明の実施の形態】このように、この発明にあっては、電流駆動回路に設けられているカレントミラー回路の入力側トランジスタと出力側トランジスタとに負荷抵抗をそれぞれ挿入して、これらの抵抗値をアンバランスにすることで出力電流値を入力電流値に対して γ 特性を持たせる。そして、入力側トランジスタと出力側トランジスタとのいずれか一方の負荷抵抗の抵抗値を選択できるようにすることで、 γ 補正値を選択する。この場合、 γ 補正値を選択する回路がカレントミラー回路の負荷抵抗であるので、 γ 補正回路が簡単なものとなる。このように、D/A変換回路の後のカレントミラー回路に負荷抵抗回路を設ければ γ 補正ができるので、特に γ 補正値を選択する γ 補正回路を追加して設ける必要はなくなる。電流駆動回路は、k倍増幅回路等のドライブ段にはカレントミラー回路が用いられ、特に、出力段は、通常、カレントミラー回路で構成されているので、この出力段に設ければ一層よく、占有領域が小さくて済む。その結果、電流駆動回路の占有面積の増加が抑えられ、有機ELパネルの表示輝度について γ 補正量の選択が可能となる。これにより、周囲の環境に応じて見やすい画質で画像の表示が可能な有機EL駆動回路および有機EL表示装置を容易に実現することができる。

【0011】

【実施例】図1は、この発明の有機EL駆動回路を適用した一実施例の電流駆動回路のブロック図、図2は、その γ 補正特性の説明図である。なお、図3と同一の構成要素は同一の符号で示す。図1において、10は、有機EL駆動回路のカラムドライバであって、11は、そのD/A変換回路、12は、ドライブ段のそれぞれの1ピン分の駆動回路を簡略化した図3の定電流源14aに対応する定電流源、13は、カレントミラー電流出力回路、14は、ピーク電流生成回路、15は、 γ 補正回路、そして16は、コントロール回路である。D/A変換回路11は、図3のD/A変換回路2に対応しているが、バイポーラトランジスタではなく、MOSFETトランジスタで構成されている。Nチャネルの入力側トランジスタTNaがD/A変換回路2の入力側トランジスタQaに対応し、Nチャネルの出力側トランジスタTNb~TNn-1が出力側トランジスタQb~Qn-1に対応している。このD/A変換回路11は、さらに入力側トランジスタTNaに並列に接続されたカレントミラーのNチャネルの入力側トランジスタTNpを有している。そして、トランジスタTNaとトランジスタTNpaは、ソースの面積比が1:9に設定されている。トランジスタTNaのソースは、抵抗Raを介してグランドGNDに接続され、トランジスタTNpa

のソースは抵抗Rpa、スイッチ回路SWpaを介してグランドGNDに接続されている。

【0012】2個の入力側トランジスタTNaと入力側トランジスタTNpとは、定電流源12から電流Ipを入力端子11aを介して受ける。定電流源12は、図3の定電流源14aと異なり、その電流値が電流Iより大きい電流Ipに変更されている。入力側トランジスタTNaにこの電流Ipが動作電流として流れたときには、D/A変換回路11の出力端子11bにピーク電流Ia=Ipaを発生する電流量に設定されている。なお、抵抗Rb~Rn-1は、出力側トランジスタTNb~TNn-1のソースとトランジスタTrb~Tm-1のドレインとの間に挿入された抵抗である。これによりD/A変換回路の電流ベアリング精度を向上させることができる。また、図3のトランジスタTrrとトランジスタQrに相当するベース電流供給回路はここでは削除してある。カレントミラー電流出力回路13は、図3のカレントミラー電流出力回路3に対応する回路であるが、これもバイポーラトランジスタではなく、MOSFETトランジスタで構成され、駆動レベルシフト回路13aと出力段カレントミラー回路13bとからなる。ここには、図3のカレントミラー回路3aに相当するピーク電流生成回路はない。

【0013】駆動レベルシフト回路13aは、D/A変換回路11の出力を出力段カレントミラー回路13bに伝達するための回路であって、NチャネルのMOSFETトランジスタTNvからなる。そのゲートはバイアスラインVbに接続され、ソース側がD/A変換回路11の出力端子11aに接続されている。そしてドレイン側が出力段カレントミラー回路13bの入力端子13cに接続されている。これによりD/A変換回路11の出力電流をIaとすると、これに対して入力端子13cにIaの駆動電流を発生することができる。

【0014】出力段カレントミラー回路13bは、図3のベース電流補正駆動用のカレントミラーのトランジスタQu、Qwに対応するPチャネルMOSFETトランジスタTPu、TPwと、図3のカレントミラーのトランジスタQx、Qyに対応するPチャネルMOSFETトランジスタTPx、TPyと γ 補正回路15とを有している。出力段カレントミラー回路13bのトランジスタTPxとトランジスタTPyのソース面積比は1:Nであり、これらトランジスタのソースは、電源ライン+VDDではなく、これより高い電圧、例えば、+15V程度の電源ライン+Vccに γ 補正回路15を介して接続され、出力側トランジスタTPyは、カラム側のピン9に接続され、駆動時にはN×Iaの駆動電流を流してピン9を駆動する。このピン9とグランドGNDとの間には、EL素子4が接続されている。なお、図中のVcもバイアスラインである。

【0015】 γ 補正回路15は、電源ライン+VccとトランジスタTPxのソースとの間に接続された負荷抵抗R

と、電源ライン+VccとトランジスタTPyのソースとの間に接続された直列負荷抵抗回路15aとを有している。直列負荷抵抗回路15aは、直列に接続された負荷抵抗R1、R2、R3、R4、R5、R6と、負荷抵抗R1、R2、R3、R4、R5、R6の5個の各抵抗のそれぞれの接続点とトランジスタTPyのソースとの間にそれぞれスイッチ回路SW1、SW2、SW3、SW4、SW5が設けられている。各スイッチ回路SW1~SW5は、PチャネルMOSトランジスタで構成されるスイッチであって、デコーダ15bから受けるLowレベル（以下

“L”）、Highレベル（以下“H”）の信号に応じてON/OFFされ、通常は、スイッチ回路SW1が1つ“L”の信号を受けてこれがON状態に設定されている。他のスイッチ回路はこのとき“H”の信号を受けている。デコーダ15bは、レジスタ18からの4ビットの信号Da~Ddを受けてそのデータをデコードすることで、スイッチ回路SW1~SW5のいずれか一つのスイッチ回路をONとし、他のスイッチ回路をOFFとするか、あるいはスイッチ回路SW1~SW5全部をOFFとする。なお、前記のスイッチ回路SW1だけがONの初期状態のときには、レジスタ18には4ビットオール

“0”が設定され、レジスタ18のデータがリセットされた状態にある。さて、レジスタ18のデータDa~Ddは、MPU17から送出され、コントロール回路16からのラッチ信号Lpでラッチされる。これによりスイッチ回路SW1~SW5のON/OFFが制御される。MPU17は、画質調整の操作のための可変抵抗20の操作に応じてレジスタ18に γ 補正データを設定する。

【0016】これにより γ 補正特性が変化する。図2は、その一例であって、直線性のよいG（緑）の有機EL素子の場合の γ 補正特性である。入力側トランジスタTPyと出力側トランジスタTPxのエミッタ面積比を1:10として、縦軸は、トランジスタTPyのピン駆動電流値Ioutを、横軸は、トランジスタTPxの駆動電流値Iinを両対数で表したグラフである。そして、負荷抵抗Rの抵抗値を100k Ω とし、負荷抵抗R1、R2、R3、R4、R5、R6の各抵抗値を各10k Ω とした場合のシミュレーションした結果である。これにより、スイッチ回路SW1がONとなっている初期状態のときには、入力側と出力側の駆動電流量が1:10であり、負荷抵抗が逆に10:1となっているので、 γ 補正值は、 $\gamma \approx 1.0$ となる。そして、スイッチ回路SW2をONしたときには、 $\gamma \approx 1.3$ となる。以下、スイッチ回路SW3、SW4、SW5、そして全部のスイッチ回路がOFFしたときに応じて γ は、 $\gamma \approx 1.6$ 、 $\gamma \approx 1.9$ 、 $\gamma \approx 2.4$ 、 $\gamma \approx 2.7$ が選択できる。

【0017】通常、 γ 補正として使用する値は、有機EL素子の場合には、1.0、2.2、2.5程度のものがあれば十分である。そこで、可変抵抗20を操作（外部の操作）に応じてMPU17が選択された γ 補正值に

対応するデータをレジスタ18に設定する。なお、コントロール回路16は、MPU17から制御信号Sを受けてラッチパルスLpをレジスタ18とレジスタ19とに発生する。このラッチパルスLpによりレジスタ18とレジスタ19とにそれぞれデータが設定される。ここで、レジスタ19に設定されるデータは、表示データであって、D/A変換回路11の入力端子D0~Dn-1に送出されるデータである。ところで、この実施例では、各スイッチ回路SW1~SW5は、負荷抵抗R1、R2、R3、R4、R5、R6の各接続点とトランジスタTPyのソースとの間に設けられているが、各スイッチ回路SW1~SW5は、各負荷抵抗R2、R3、R4、R5、R6に並列に設けられていてもよい。これにより直列負荷抵抗回路15aの前抵抗値が調整されてもよい。また、この実施例では、カラムラインの電流駆動回路の出力段のカレントミラー回路における出力側トランジスタの負荷抵抗の抵抗値をその入力側トランジスタの負荷抵抗の抵抗値に対して調整している。しかし、これは、入力側トランジスタの負荷抵抗の抵抗値を出力側トランジスタの負荷抵抗に対して調整するようにしてもよい。

【0018】以上説明してきたが、実施例では、出力段のカレントミラー回路に入力側と出力側とに負荷抵抗を挿入して γ 補正回路としているが、この発明は、表示データを受けてそれに応じた電流値の電流信号を発生するD/A変換回路の後段であればどの位置にあるカレントミラー回路に負荷抵抗による γ 補正回路をもうけてもよい。また、実施例の回路では、MOSFETトランジスタを主体として構成しているが、バイポーラトランジスタを主体として構成してもよいことはもちろんである。また、実施例のNチャンネル型（あるいはnpn型トランジスタ）は、Pチャンネル型（あるいはpnp型）トランジスタに、Pチャンネル型（あるいはpnp型）トランジスタは、Nチャンネル（あるいはnpn型）トランジスタに置き換えることができる。この場合には、電源電圧は負となり、上流に設けたトランジスタは下流に設けることになる。

【0019】

【発明の効果】以上説明してきたように、この発明においては、電流駆動回路に設けられているカレントミラー回路の入力側トランジスタと出力側トランジスタとに負荷抵抗をそれぞれ挿入して、これらの抵抗値をアンバランスにすることで出力電流値を入力電流値に対して γ 特性を持たせる。そして、入力側トランジスタと出力側トランジスタとのいずれか一方の負荷抵抗の抵抗値を選択できるようにすることで、 γ 補正值を選択する。この場合、 γ 補正值を選択する回路がカレントミラー回路の負荷抵抗であるので、 γ 補正回路が簡単なものとなる。その結果、電流駆動回路の占有面積の増加が抑えられ、有機ELパネルの表示輝度について γ 補正量の選択が可能となる。これにより、周囲の環境に応じて見やすい画質

